

Die Basisbandaufbereitung benötigt ca. 30mA.

Für V5 niemals einen Schaltregler verwenden!

### ATV-Controller

### ATV-PLL

### 10GHz-RF-Generator

10.200...10.455MHz

DIP-SW-BEWINKELT-BPOLIG  
Alle Schalter auf an (geschlossen) = 0,200MHz

Quarzabgleich: 6,8pF...15pF  
6,8...15pF ca. +1MHz

C30: Abgleich BB-Linearität bei 3CM-TX

### Audio Preemphase 50µs

### SC-VCO

### SC-AMP

### SC-BP

300Hz...10kHz +10dB  
50mV/300Hz auf 180mV/10kHz

R46 von 820 auf 470 geändert  
Beim Prototypen noch nicht durchgeführt!

### SC-PLL 5...6,5MHz

### Video-Amp

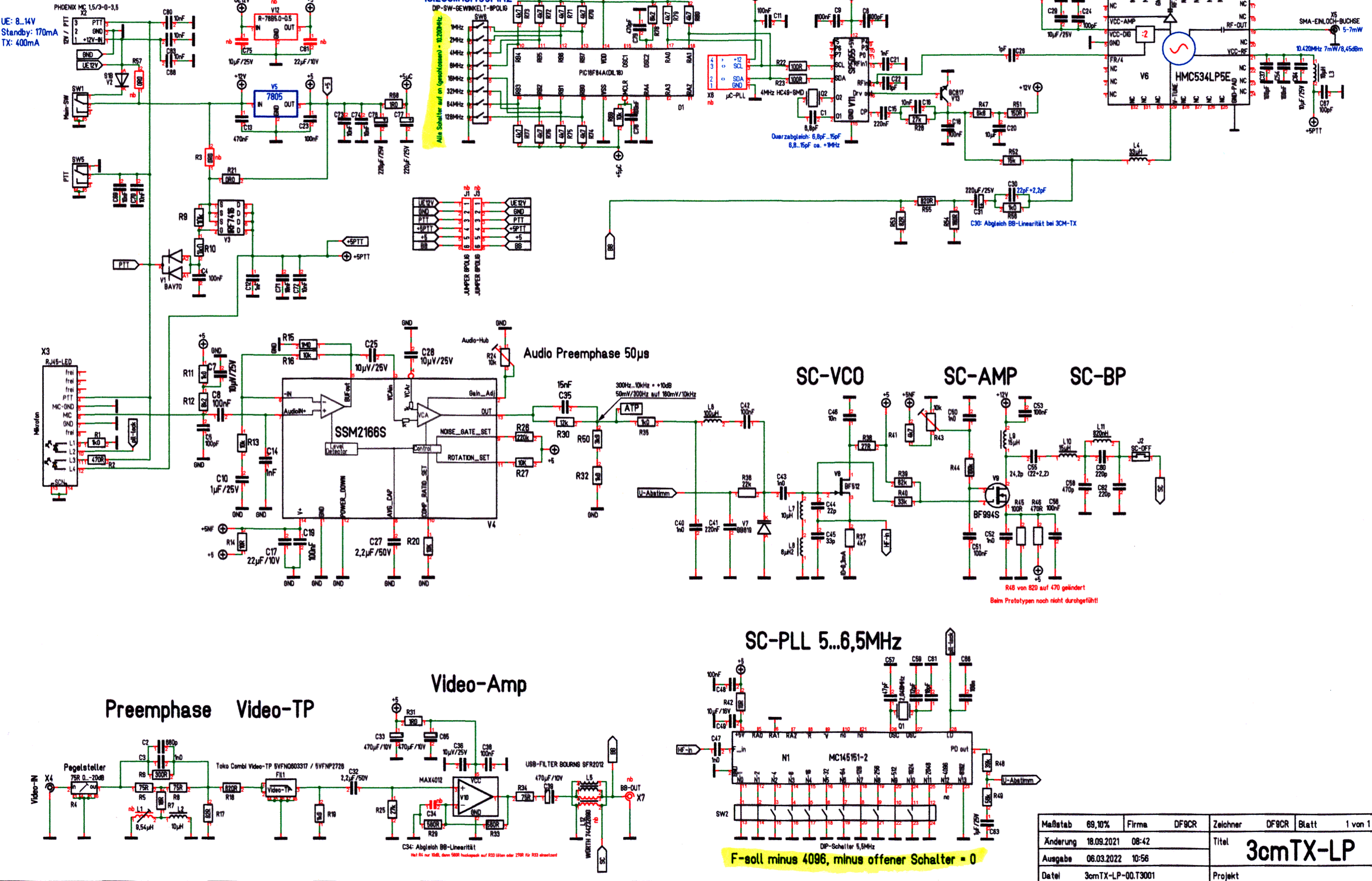
### Preemphase Video-TP

C34: Abgleich BB-Linearität  
Nur R4 nur 10k, dann 50k Hookup auf R33 (kann oder 270k für R33 einsetzen)

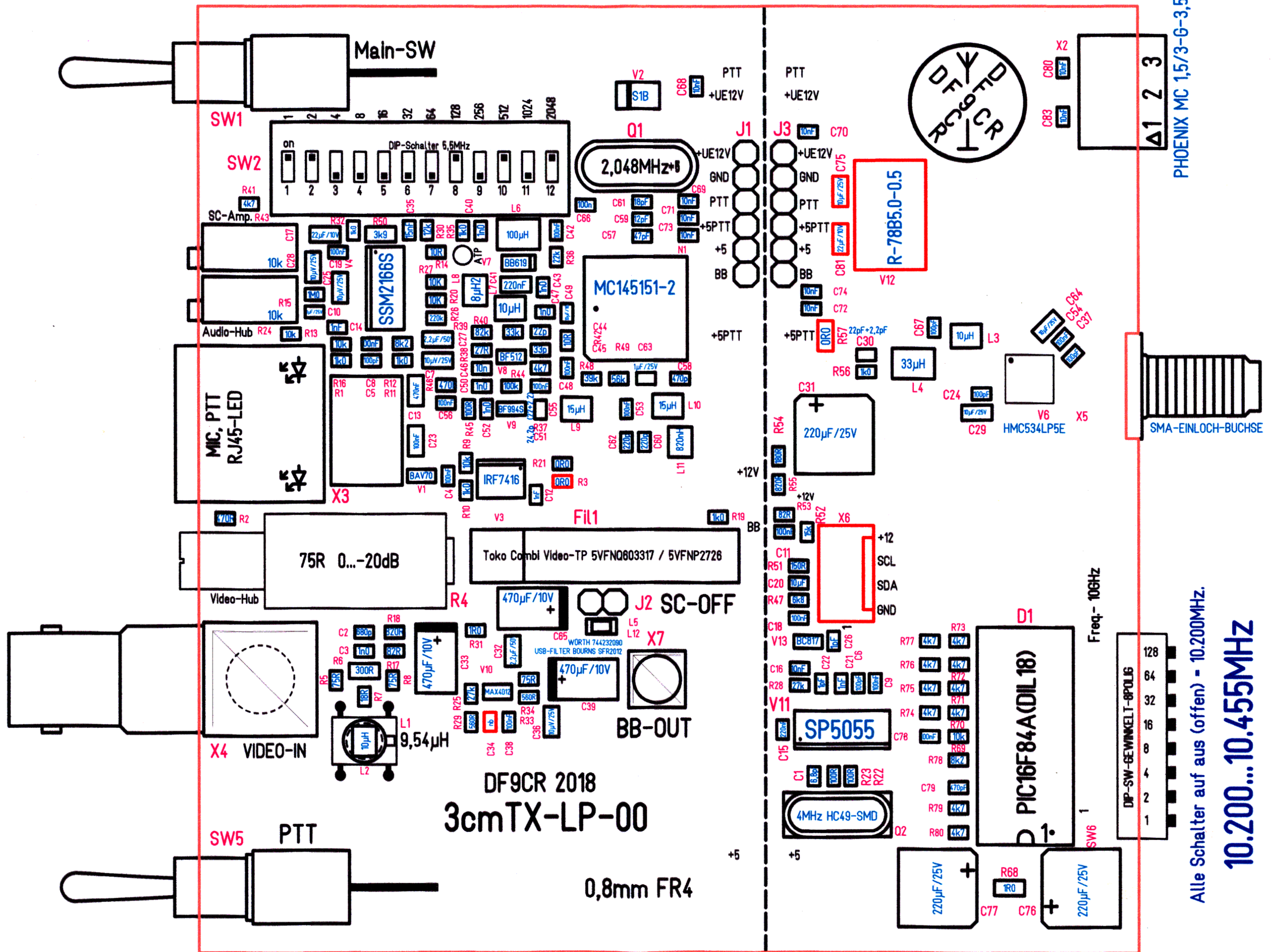
F-soll minus 4096, minus offener Schalter = 0

Maßstab	69,10%	Firma	DF9CR	Zeichner	DF9CR	Blatt	1 von 1
Änderung	18.09.2021	08:42	Titel		3cmTX-LP		
Ausgabe	06.03.2022	10:56	Datum		3cmTX-LP-00.T3001		
Projekt							

UE: 8...14V  
Standby: 170mA  
TX: 400mA



SC: F-soll minus 4096, minus offener Schalter = 0



PHOENIX MC 1,5/3-G-3,5

SMA-EINLOCH-BUCHSE

Alle Schalter auf aus (offen) = 10.200MHz.  
10.200...10.455MHz.

Achtung: 0,8mm FR4